

RECRUTEUR	PYXALIS		
Lieu	MOIRANS (38) - Centr'Alp		
Libellé de la Fonction	CAD Designer Expérimenté		
Rapporte à	Ressource Manager Equipe Analogique & Numérique		
Catégorie	<input type="checkbox"/> Employé <input type="checkbox"/> ATAM <input checked="" type="checkbox"/> Cadre	Type de poste :	<input type="checkbox"/> 35 heures/ semaine <input checked="" type="checkbox"/> Forfait jour
		<input checked="" type="checkbox"/> CDI <input type="checkbox"/> CDD	

RAISON D'ETRE

Pyxalis est une jeune société indépendante de 45 personnes spécialisée dans le développement et la vente de capteurs d'images innovants et de solutions de vision.

Après 12 ans d'existence, nous avons précisé notre orientation stratégique en adéquation avec les valeurs que nous portons centrées sur l'Humain et la Planète : au plus proche de nos clients, nous focalisons notre action sur 3 piliers marché principaux, la sécurité, la santé et la protection de l'environnement. Notre offre est la fois composée de produits réalisés à façon et d'autres disponibles sur étagères.

Nous développons des circuits à forte valeur ajoutée, intégrant autour de la matrice de pixels des fonctions analogiques performantes en réponse aux besoins des clients.

Dans ce cadre et pour soutenir notre croissance, nous recherchons **un ingénieur CAD expérimenté**, motivé pour rejoindre une équipe dynamique, être en relation directe avec toutes les équipes design et contribuer à l'évolution de Pyxalis !

MISSIONS ROLES ET RESPONSABILITES

L'ingénieur CAD expérimenté est garant du développement, du déploiement, de l'automatisation et du maintien opérationnel des environnements de conception de la société (outils EDA*, DesignKits, design flow, bibliothèque IPs, Espaces de travail & Méthodologies associées).

A ce titre il apporte tout le support requis par l'ensemble des utilisateurs de la société.

Cette mission implique les responsabilités suivantes :

- Assurer la mise en place d'une installation automatisée des PDK fournis par les différents fondeurs
- Plus généralement assurer la mise à disposition opérationnelle des environnements de conception (installation, développement, validation, diffusion, maintenance-évolutions, support)
- Maintenir, faire évoluer et assurer le développement permanent de la bibliothèque d'IPs de PYXALIS en collaboration avec les équipes design.
- Installer et mettre à jour les logiciels de conception
 - Déploiement automatisé
 - Amélioration du flot de conception
 - Uniformisation des outils de conception entre les différentes équipes
- Assurer aux utilisateurs le support technique nécessaire lié aux environnements de conception
- Identifier les besoins/problèmes liés aux environnements de conception, et apporter des solutions
- Assurer l'archivage des circuits et la gestion des outils de versionning



- Contribuer au développement du savoir-faire de la société dans son domaine (Retour d'expérience, méthodologies, etc...)
- Veille sur les outils CAO & Benchmarking

Suivant le plan de charges associé à ce poste :

Il pourrait être aussi proposé une activité Design Flow (PlaceandRoute, Synthèse ou DFT) pour venir renforcer l'équipe design.

A construire avec l'expertise et les motivations de la personne

LIENS DE COOPERATION

Tous les designers (numérique, analogique, layout, pixel)
Les Technical Manager des équipes
Le responsable IT
Les prestataires de service externes
La directrice des opérations

LATITUDES MANAGERIALES ET COMPORTEMENTALES

Forte aptitude au service client (donc réactivité) et aux relations interpersonnelles
Capacité à organiser, à coordonner et à s'organiser (rigueur)
Capacité à prendre en charge simultanément des activités de nature très diverse
Motivation à s'investir dans la durée sur les difficultés techniques

EXPERIENCE PROFESSIONNELLE REQUISE

Très bonne connaissance des activités de conception microélectronique
Expérience solide (+5 ans) en support et/ou développement de design kits et de design flows
Connaissance approfondie des outils CAO de microélectronique, en particulier des outils Cadence

FORMATION REQUISE ET COMPETENCES SPECIFIQUES

Formation ingénieur ou bac + 5 en microélectronique
Pratique expérimentée en Linux/unix, en développement de scripts (tcl/tk, shell, awk, perl, python, php ...)
et en programmation skill (cadence)
Clisoft, GIT